

**Я. М. А г л а р о в** (Москва, ИПИ РАН). **Динамическое распределение буферной памяти АТМ-коммутатора.**

Механизмы управления буферами коммутатора являются одними из основных механизмов управления трафиком в АТМ (Asynchronous Transfer Mode) сети. Механизмы управления буферами не стандартизованы и являются интеллектуальной собственностью конкретной фирмы-производителя. Любую дополнительную возможность управления буферами, обеспечиваемую коммутатором, можно рассматривать как его дополнительное достоинство [1, 2].

В докладе рассматривается задача распределения буферного пространства АТМ-коммутатора с общей буферной памятью и организацией очередей к выходным портам. Предлагается алгоритм динамического распределения оставшейся памяти АТМ-коммутатора между соединениями различных служб. В алгоритме определены правила выборочного отбрасывания ячеек, учитывающие текущие длины очередей к выходным портам для каждого соединения. В докладе также приводятся результаты исследования эффективности предлагаемого алгоритма и результаты сравнительного анализа различных алгоритмов распределения буферной памяти.

#### СПИСОК ЛИТЕРАТУРЫ

1. *Толли К., Хэкер Э.* Коммутаторы АТМ: испытания продолжаются, Сети, 1998, № 3, с. 36–43.
2. *Ефимушкин В. А., Ледовских Т. В., Салькова М.* Механизмы управления трафиком в сетях АТМ, Электросвязь, 2003, № 1, с. 39–41.